

**Sede** QUITO  
**Campus** SUR  
**Carrera** INGENIERÍA ELECTRÓNICA  
**Modalidad de la** PRESENCIAL  
**Período Académico** 2024 - 2024 (64)  
**Proyecto** INGENIERIA ELECTRONICA - PROPUESTA UNIFICADA 10-01-2006 - MENCIÓN SISTEMAS INDUSTRIALES  
**Nivel** 10  
**Jornada** DIURNA

	LUNES	MARTES	MIÉRCOLES	JUEVES	VIERNES	SÁBADO
07:00 - 08:00	<b>ELECTIVA III</b> Tipo: Especifica Grupo 1 Aula 32 Bloque A	<b>ELECTIVA III</b> Tipo: Especifica Grupo 1 Aula 32 Bloque A	<b>TEORIA DEL DISEÑO (S I)</b> Tipo: Especifica Grupo 1 Aula 28 Bloque A			
08:00 - 09:00	<b>ELECTIVA III</b> Tipo: Especifica Grupo 1 Aula 32 Bloque A	<b>ELECTIVA III</b> Tipo: Especifica Grupo 1 Aula 32 Bloque A	<b>TEORIA DEL DISEÑO (S I)</b> Tipo: Especifica Grupo 1 Aula 28 Bloque A			
09:00 - 10:00		<b>CIRCUITOS ELECTRICOS INDUSTRIALES (S I)</b> Tipo: Especifica Grupo 1 Aula 29 Bloque A	<b>TEORIA DEL DISEÑO (S I)</b> Tipo: Especifica Grupo 1 Laboratorio De Automatización		<b>CIRCUITOS ELECTRICOS INDUSTRIALES (S I)</b> Tipo: Especifica Grupo 1 Aula 29 Bloque A	
10:00 - 11:00		<b>CIRCUITOS ELECTRICOS INDUSTRIALES (S I)</b> Tipo: Especifica Grupo 1 Aula 29 Bloque A	<b>TEORIA DEL DISEÑO (S I)</b> Tipo: Especifica Grupo 1 Laboratorio De Automatización		<b>CIRCUITOS ELECTRICOS INDUSTRIALES (S I)</b> Tipo: Especifica Grupo 1 Aula 29 Bloque A	