

Sede MATRIZ CUENCA
Campus EL VECINO
Carrera INGENIERÍA ELECTRÓNICA
Modalidad de la PRESENCIAL
Período Académico 2024 - 2024 (64)
Proyecto INGENIERIA ELECTRONICA - PROPUESTA UNIFICADA 10-01-2006 - MENCIÓN SISTEMAS INDUSTRIALES
Nivel 9
Jornada NOCTURNA

	LUNES	MARTES	MIÉRCOLES	JUEVES	VIERNES	SÁBADO
18:00 - 19:00		PROCESAMIENTO DIGITAL DE SEÑALES (DSP) Tipo: Específica Grupo 1 Sala De Cómputo No. 5				
18:00 - 19:00		PROCESAMIENTO DIGITAL DE SEÑALES (DSP) Tipo: Específica Grupo 1 Sala De Cómputo No. 5				
19:00 - 20:00		PROCESAMIENTO DIGITAL DE SEÑALES (DSP) Tipo: Específica Grupo 1 Sala De Cómputo No. 5				
19:00 - 20:00		PROCESAMIENTO DIGITAL DE SEÑALES (DSP) Tipo: Específica Grupo 1 Sala De Cómputo No. 5				
20:00 - 21:00		PROCESAMIENTO DIGITAL DE SEÑALES (DSP) Tipo: Específica Grupo 1 Sala De Cómputo No. 5				
20:00 - 21:00		PROCESAMIENTO DIGITAL DE SEÑALES (DSP) Tipo: Específica Grupo 1 Sala De Cómputo No. 5				

Sede MATRIZ CUENCA
Campus EL VECINO
Carrera INGENIERÍA ELECTRÓNICA
Modalidad de la PRESENCIAL
Período Académico 2024 - 2024 (64)
Proyecto INGENIERIA ELECTRONICA - PROPUESTA UNIFICADA 10-01-2006 - MENCION SISTEMAS INDUSTRIALES
Nivel 9
Jornada VESPERTINA

	LUNES	MARTES	MIÉRCOLES	JUEVES	VIERNES	SÁBADO
16:00 - 17:00			PROCESAMIENTO DIGITAL DE SEÑALES (DSP) Tipo: Específica Grupo 1 Sala De Cómputo No. 5			
16:00 - 17:00			PROCESAMIENTO DIGITAL DE SEÑALES (DSP) Tipo: Específica Grupo 1 Sala De Cómputo No. 5			

Sede MATRIZ CUENCA
Campus EL VECINO
Carrera INGENIERÍA ELECTRÓNICA
Modalidad de la PRESENCIAL
Período Académico 2024 - 2024 (64)
Proyecto INGENIERIA ELECTRONICA - PROPUESTA UNIFICADA 10-01-2006 - MENCION SISTEMAS INDUSTRIALES
Nivel 10
Jornada NOCTURNA

	LUNES	MARTES	MIÉRCOLES	JUEVES	VIERNES	SÁBADO
18:00 - 19:00	PROYECTOS Tipo: Especifica Grupo 1 Aula 28 Mario Rizzini					
18:00 - 19:00	PROYECTOS Tipo: Especifica Grupo 1 Aula 28 Mario Rizzini					