

REYES VILLON JUAN FRANCISCO

Correo electrónico: jreyesv3@est.ups.edu.ec

Título(s) obtenido(s):

INGENIERO ELECTRÓNICO

Carrera: INGENIERÍA ELECTRÓNICA [UNIFICADA]

Nivel de estudios: TERCER NIVEL

Año de titulación: 2024

Sede: GUAYAQUIL

Trabajo de titulación: DISEÑO Y SIMULACIÓN DE UN BIODIGESTOR MEDIANTE PLC Y

PANTALLA HMI. URL: <http://dspace.ups.edu.ec/handle/123456789/29176>

[Ver información en www.ups.edu.ec](http://www.ups.edu.ec)