



Graduado de la Universidad Politécnica Salesiana
Fecha de Impresión: 19 October 2024

VILLEGAS HEREDIA JORGE RONALDO

Correo electrónico: jvillegash@est.ups.edu.ec

Título(s) obtenido(s):

INGENIERO EN ELECTRÓNICA

Carrera: ELECTRÓNICA Y AUTOMATIZACIÓN

Nivel de estudios: TERCER NIVEL

Año de titulación: 2024

Sede: QUITO

Trabajo de titulación: DESARROLLO DE UN SISTEMA DE RASTREO Y ALERTA PARA
SEGURIDAD DE NIÑOS EN LA GUARDERÍA MILENIUMS KIDS BASADO EN RTLS. URL:

<http://dspace.ups.edu.ec/handle/123456789/28175>

[Ver información en www.ups.edu.ec](http://www.ups.edu.ec)