

Sede QUITO
Campus SUR
Carrera INGENIERÍA ELECTRÓNICA
Modalidad de la PRESENCIAL
Período Académico 2024 - 2025 (65)
Proyecto INGENIERIA ELECTRONICA - PROPUESTA UNIFICADA 10-01-2006 - MENCION SISTEMAS INDUSTRIALES, INGENIERIA ELECTRONICA -
Nivel 10
Jornada DIURNA

	LUNES	MARTES	MIÉRCOLES	JUEVES	VIERNES	SÁBADO
07:00 - 08:00			TALLER DE COMUNICACIONES (TEL) Tipo: Específica Grupo 1 Aula 30 Bloque A	TEORIA DEL DISEÑO (S I) Tipo: Específica Grupo 1 Aula 30 Bloque A		
08:00 - 09:00			TALLER DE COMUNICACIONES (TEL) Tipo: Específica Grupo 1 Aula 30 Bloque A			
09:00 - 10:00				TALLER DE COMUNICACIONES (TEL) Tipo: Específica Grupo 1 Aula 30 Bloque A		
10:00 - 11:00				TALLER DE COMUNICACIONES (TEL) Tipo: Específica Grupo 1 Aula 30 Bloque A		
11:00 - 12:00		TEORIA DEL DISEÑO (S I) Tipo: Específica Grupo 1 Aula 30 Bloque A				
12:00 - 13:00		TEORIA DEL DISEÑO (S I) Tipo: Específica Grupo 1 Aula 30 Bloque A				

Sede QUITO
Campus SUR
Carrera INGENIERÍA ELECTRÓNICA
Modalidad de la PRESENCIAL
Período Académico 2024 - 2025 (65)
Proyecto INGENIERIA ELECTRONICA - PROPUESTA UNIFICADA 10-01-2006 - MENCIÓN SISTEMAS INDUSTRIALES
Nivel 10
Jornada

	LUNES	MARTES	MIÉRCOLES	JUEVES	VIERNES	SÁBADO
18:00 - 19:00				TEORIA DEL DISEÑO (S I) Tipo: Específica Grupo 1 Aula 30 Bloque A		